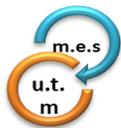


3



كلية العلوم بتونس  
Faculté des Sciences de Tunis  
Ingénieurs en Electronique  
Troisième Année | Examens

IE5

Journée						
Session Rattrapage	Mardi	Mercredi	Jeudi	Vendredi	Samedi	Lundi
Date	07/02/2023	08/02/2023	09/02/2023	10/02/2023	11/02/2023	13/02/2023
Début des épreuves 8H30	IE511	IE516	IE517	IE521	IE515	IE512
	Méthodologie de Conception VLSI	Système de Communication Embarqué	Architecture et Programmation DSP	Anglais	SOPC et Co-Désign	Conception en vu du test DFT
	Sabri Beldi	Elyes Feki	M. A. Ben Messaoud	Wahiba Kouki	A. Chefi	Aymen Zermani.
Durée	1h30	1h30	1h30	1h30	1h30	1h30
Début des épreuves 14H00	IE534	IE431	IE533	IE532		
	Option 3 Programmation Embarqué	Système d'exploitation LINUX	Option 2 Système d'émission/réception	Option 1 Robotique Industrielle		
	Dhafer Mezghani	K. Gargouri	Ali Gharsallah	H. Jouini		
Durée	1h30		1h30	1h30		
Groupe	Salle	Situé à	Capacité			
GREX01/ IE5:01 Etudiants	SLA2	Batiment C.		La notation "GREX" signifie groupe d'examen.		